

# 構造化可逆言語から非構造化可逆言語へのトランスレータの試作

2017SE050 宮本 昌武 2017SE051 水野 幹大 2017SE058 野端 祐人

指導教員：横山哲郎

## 1 はじめに

従来のプログラミング言語の計算は非可逆的に実行される。計算が可逆であるとは、その過程において、直前と直後の状態がたかだか一意に定まり、情報が消失しないことをいう。すなわち、非可逆的に計算が実行されるということは、その計算の前方、または後方に決定的ではないことをいう。そのプログラムの実行過程が必ず可逆になるような言語設計がなされているプログラミング言語を可逆プログラミング言語という [1]。そのため、非可逆な計算において情報が消失した場合、その情報分の熱エネルギーが周囲に放出される。しかし、可逆計算の場合、ランダウアーの原理に基づくエネルギー消費がなく、すなわち情報消失による発熱もない。それだけでなく可逆プログラミング言語はコンピュータサイエンスの様々な分野で需要がある。例えば、量子コンピューティング、双方向モデル変換、平均時間計算量といったプログラムプロパティの静的分析、プログラム逆変換といった複雑なプログラミング変換などの研究において可逆プログラミング言語が用いられている。

プログラミング言語は、高水準言語と低水準言語の大きく2つに分類することができ、可逆プログラミング言語においても同じことが言える。また、高水準言語から低水準言語へのトランスレートをする時、トランスレータの性質に正確性と効率性の2点が挙げられる [2]。正確性とは、翻訳が意味論を維持する性質であり、効率性は翻訳が計算複雑性を維持する性質である。ソースプログラムとターゲットプログラムは、リソースの使用量に関して同じ漸近的な複雑さを持っていることが望ましい。正確性と効率性は実用的な（非可逆）トランスレータが備えておくべき性質であり、可逆プログラミング言語が対象であるトランスレータにおいても備えておくべき性質である。

本研究の目的は大きく分けて3つある。第1の目的はSRLからRLへの意味論と内包的クリーン性を維持する正確で効率的なトランスレータの実装を行うことである。埋込みやBennettの一般解法 [3, 4] を用いてトランスレートした場合に得られる可逆プログラムは、内包的にクリーンではなく、実行ステップ数に比例するメモリを追加で使用してしまう。我々は翻訳結果のプログラムが必ず内包的なクリーン性をもつような入力プログラムの走査が1回のみですむようなトランスレータを実現する。可逆コンパイラ特有の効率化やそれを非可逆コンパイラでも用いられる効率化と組み合わせた効率化のアイデアを試すために、こうした単純な可逆プログラミング言語間の実際に動作するトランスレータの実装が有効に活用されることが期待される。

第2の目的は量子プログラミング言語や双方向変換のための言語など可逆性を有する新しいプログラミング言語を設計するためのガイドラインを示すことである。SRLおよびRLの構文および意味論の拡張を行うことで、単純な言語であるSRLおよびRLの構造化および非構造化可逆プログラミング言語に関する理論やツールを活かすことが期待できる。

第3の目的は拡張されたSRLから拡張されたRLへのトランスレータへの拡張、ならびにSRLおよびRLのインタープリタの拡張が容易であることを示すことである。実装するトランスレータとインタープリタは、構造化可逆プログラミング言語および非構造化可逆プログラミング言語の両方を対象言語としている。我々はこれらの拡張を実際に行って、これらの拡張が容易になるような実装上の工夫を示す。

## 2 関連研究

### 2.1 可逆フローチャート

従来のフローチャートが、幅広く使われているプログラミング言語のモデルであるように、可逆フローチャートは、可逆プログラミング言語のモデルとして意図されている。従来のフローチャートは、制御フローや、命令型のプログラムの構造を表しているが、常に標準計算の基本理論を可逆言語に直接引き継げるとは限らない。可逆フローチャートは、従来のフローチャートと表面的に似ているにもかかわらず、重要な違いが存在する。それは、どのステップの計算過程でも、情報が失われることがなく、全てのステップが、順方向および逆方向に決定的になることである。これにより、可逆フローチャートの、計算能力や、可逆プログラミングの特性、理論的で、実用的な従来のフローチャートの形式との違いを正確に捉えることができる。可逆フローチャートは、幅広い目的で使用される。コンパイラによって生成されたマシンコードの低レベルな側面と、高いレベルの汎用的なブロック構造化言語や、反復や条件付き文に対応する。

図1で、可逆フローチャートの制御フローを示す。上3つが順方向の制御フローで、下3つがインバートされた制御フローである。 $B$ ,  $B$  はブロックで、 $e$  は式である。インバートすると矢印やブロックがインバートされるだけでなく、テストとアサーションが入れ替わるようになっている。

### 2.2 SRL

可逆フローチャートの有用性を示すため、高水準言語である構造化可逆言語SRL [1] という具体的な可逆プログラミング言語が存在する。

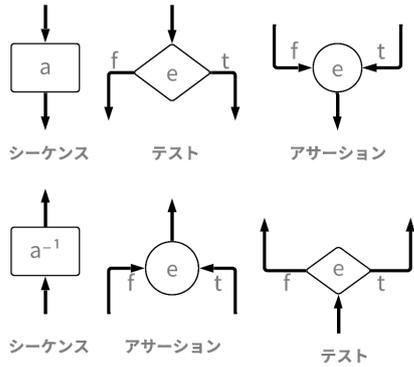


図1 可逆制御フロー

```

p ::= b (SR プログラム)
b ::= a (ステップ操作)
    | b b (シーケンス)
    | if e then b else b fi e (条件)
    | from e do b loop b until ea (ループ)
    | rif e b rfi e (逆実行 (拡張))
a ::= x ⊕ = e | x[e] ⊕ = e | push x x | pop x x | skip (ステップ操作)
    | x ⇔ x | x[e] ⇔ x | x ⇔ x[e] | x[e] ⇔ x[e] (ステップ操作 (拡張))
e ::= c | x | x[e] | e ⊗ e | top x | empty x (式)
c ::= 0 | 1 | ... | 4294967295 (0以上の整数定数)
⊗ ::= ⊕ | * | / | = | < | > | <= | > | != (演算子)
⊕ ::= + | - | ^ (演算子)

```

図2 SRLの構文 ([1], [5] より)

一部の可逆プログラミング言語ではプログラム内で実行方向を変えることができ、それにより順方向計算と逆方向計算の両方のコードを共有することができる。しかし、SRLは実行方向を変える構文をもっていない。森山はSRLにConditional reverseといった実行方向を変えられる構文を追加した [5]。

図2にSRLの構文規則, 図3にSRLの構文領域を示す。SRLプログラムはブロックであり、再帰的に構成されている。ブロックは、ステップ演算、シーケンス、if文から成る条件、ループの4つからなるが、森山によってrif文が追加された。更に、左辺と右辺を入れ替える4つのステップ操作も追加された。

```

SRL: p ∈ SRL    b ∈ Blk
      a ∈ Step   e ∈ Exp    c ∈ Const    x ∈ Var    ⊕, ⊗ ∈ Op

```

図3 SRLの構文領域 ([1] より)

図4は、SRLブロックをそれぞれ可逆フローチャート図で表したものであり、全てのブロック全体をブロック  $b'$  とし、ステップ演算については、ステップ演算  $a$  を実行する。シーケンスについては、ブロック  $b1, b2$  の順に実行する。条件については、式  $e1$  が真ならば、 $b2$  を、 $e1$  が偽な

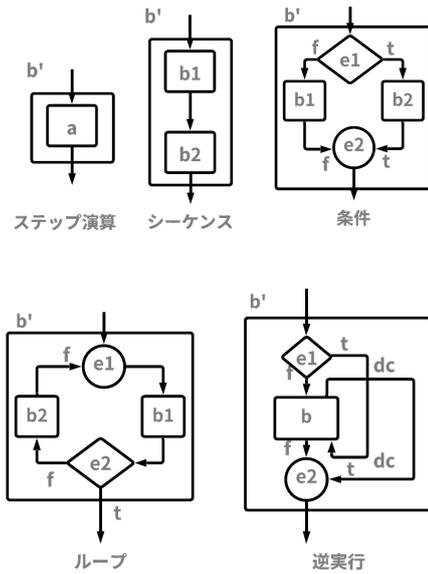


図4 SRLブロック

らば、 $b1$  を実行する。式  $e2$  については、 $b2$  を実行した後ならば真、 $b1$  を実行した後ならば偽でなければならない。ループについて、式  $e1$  から、 $b1$  を実行し、 $e2$  が真ならば、実行を終了し、偽ならば  $b2$  を実行する。この操作を  $e2$  が真になるまで繰り返す。逆実行については、 $dc$  で順実行しているなら逆実行、逆実行しているなら順実行へと方向を変換する。

### 2.3 RL

SRLと同じく、可逆フローチャートの有用性を示すため、低水準言語である非構造化可逆言語 RL[1] という具体的な可逆プログラミング言語が存在する。

更に、SRLと同様に、森山はRLにReverse jumpといった実行方向を変えられる構文を追加した [5]。

図5にRLの構文規則, 図6にSRLの構文領域を示す。RLのブロックはラベル  $l$ 、アサーション  $k$  から来るステップ演算、ジャンプの要素から構成されている。アサーションからの取得は無条件がある。つまり、ブロック  $l$  から行われる、RLプログラムには、1つのentryと1つのexitが含まれている。さらに、森山によってアサーション  $k$ 、ジャンプ  $j$  に、それぞれ  $rfrom, rgoto$  文が追加された。

## 3 設計・実装

### 3.1 構文木、字句解析器・構文解析器・プリティプリンタ

本研究では、BNFCを用いて構文木、字句解析器・構文解析器・プリティプリンタを作成した。LBNFを記述する際、SRLとRLの2つのファイルに分割して行った。これは、SRL、RLにおいて共通の構文である式は両方のファイルに記述しなければならないという手間があるが、プログラムの見やすさを考慮したものである。

```

q ::= d+ (RL プログラム)
d ::= l : k a* j (RL ブロック)
k ::= from 文 l | fi e from l else l | entry (アサーション)
    | rfrom l (rfrom 文 (拡張))
j ::= goto l | if e goto l else l | exit (ジャンプ)
    | rgoto l (rgoto 文 (拡張))
a ::= x ⊕= e | x[e] ⊕= e | push x x | pop x x | skip (ステップ操作)
    | x ⇔ x | x[e] ⇔ x | x ⇔ x[e] | x[e] ⇔ x[e] (ステップ操作 (拡張))
e ::= c | x | x[e] | e ⊗ e | top x | empty x (式)
c ::= 0 | 1 | ... | 4294967295 (0 以上の整数定数)
⊕ ::= ⊕ | * | / | = | < | > | <= | >= | != (演算子)
⊗ ::= + | - | ^ (演算子)

```

図5 RLの構文 ([1], [5] より)

```

RL: q ∈ RL    d ∈ RLblk    j ∈ Jump    k ∈ From    l ∈ Label
    a ∈ Step    e ∈ Exp     c ∈ Const    x ∈ Var     ⊕, ⊗ ∈ Op

```

図6 RLの構文領域 ([1] より)

```

TSRL[b] =
  l0 : entry
  goto l1
  T[b](l0, l1, l2, l3)
  l3 : from l2
  exit
  where l0, l1, l2, l3 are fresh

T[b1 b2](l0, l1, l2, l3) =
  T[b1](l0, l1, l2, l3)
  T[b2](l2, l3, l4, l5)
  where l2, l3 are fresh

T[a](l0, l1, l2, l3) =
  l1 : from l0
  a
  goto l2
  l2 : from l1
  goto l3

T[if e1 then b1 else b2 fi e2](l0, l1, l2, l3) =
  (l0, l1, l2, l3) =
  l1 : from l0
  if e1 goto l2 else l3
  T[b1](l1, l2, l3, l4)
  T[b2](l1, l4, l5, l6)
  l6 : fi e2 from l3 else l5
  goto l7
  where l2, l3, l4, l5 are fresh

T[from e1 do b1 loop b2 until e2](l0, l1, l2, l3) =
  (l0, l1, l2, l3) =
  l1 : fi e1 from l0 else l2
  goto l2
  T[b1](l1, l2, l3, l4)
  T[b2](l4, l5, l6, l1)
  l4 : from l3
  if e2 goto l7 else l5
  where l2, l3, l5, l6 are fresh

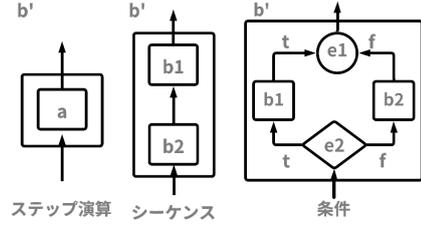
```

図7 SRLからRLへの翻訳規則 ([1] より)

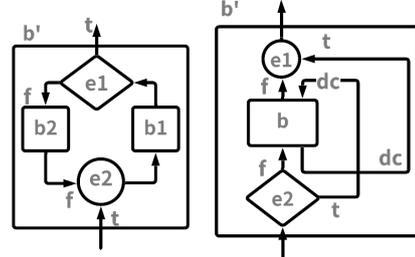
### 3.2 トランスレータ

トランスレータは、まず初めに Ident, Exp, Step の型変換を行っている。次に SRL のブロックを受け取った文によって適切な RL のブロックにトランスレートする。最後に entry 文, body, exit 文を連結させて SRL から RL へのトランスレートが完了する。SRL のブロック  $b$  が2つで構成されている場合、2つの新しいラベルを用いて、個別にトランスレートされる。ステップ演算である  $a$  は、 $l_0$  から受け取るブロック  $l_1$  と、制御を  $l_3$  に渡すブロック  $l_2$  にトランスレートされる。条件文と、ループ文には、互いに類似しているが、 $b_1$  と  $b_2$  によるブロック間の制御フローつながりが異なる。2つのブロックは、内部の制御フローをつなぐ4つの新しいラベルを使用して、 $\mathcal{T}$  への再帰的な呼び出しによって個別にトランスレートされる。

また、拡張部分の **rif** 文について、SRL から RL への翻訳規則が [5], [6] に定義されていないため、今回新たに拡



ステップ演算 シーケンス 条件



ループ 逆実行

図9 インバータ

張した。図9(左)について、 $l_4, l_5$  が fresh される。 $l_2$  において、**rgoto** によって実行方向が逆になり、 $l_3$  へと移動し、 $\mathcal{T}[b](l_2, l_3, l_4, l_5)$  を実行する。 $l_5$  において、**rfrom** によって実行方向が逆になり、 $l_6$  へと移動する。図9(右)について、 $l_2, l_3, l_4, l_5$  が fresh される。 $l_1$  において、 $e_1$  が真ならば  $l_2$ 、すなわち  $\mathcal{T}[b](l_1, l_2, l_3, l_6)$  へ、偽ならば  $l_4$ 、すなわち  $\mathcal{T}[b](l_1, l_4, l_5, l_6)$  へ移動する。 $l_6$  において、 $e_1$  が真ならば、 $e_2$  も真であり、 $e_1$  が偽ならば、 $e_2$  も偽である。

```

Tbwd[b](l1, l2, l3, l6) = T[rif e1 b fi e2](l0, l1, l6, l7) =
  l2 : from l1 rgoto l3    l1 : from l0
  T[b](l2, l3, l4, l5)    if e1 goto l2 else l4
  l5 : rfrom l4 goto l6    Tbwd[b](l1, l2, l3, l6)
  where l4, l5 fresh      T[b](l1, l4, l5, l6)
                          l6 : fi e2 from l3 else l5
                          goto l7
                          where l2, l3, l4, l5 fresh

```

図8 SRLからRLへの翻訳規則 (拡張部分)

### 3.3 インバータ

構文解析された SRL の「+と-」、「pop と push」をそれぞれインバートすることで SRL インバータは作成される。図9は、SRL Inverter のブロックをそれぞれ可逆フローチャート図で表したものであり、それぞれ全体をブロック  $b$  とする。次に RL の場合「goto と from」、「exit と entry」、「rfrom と rgoto」それぞれインバートすることで RL インバータは作成される。実装においては、SRL Inverter をトランスレータすることで実装した。

### 3.4 インタープリタ

インタープリタは式の評価, ステップ演算の評価, SRLの操作的意味論, RLの操作的意味論を定義する. 式の評価では主にストアの値を出力, 四則演算, 関係演算子を定義する. ステップ演算の評価では主にストアの値やストアの配列に対する四則演算, skip, pop, pushの定義をする. SRLの操作的意味論では主にif文, loop文を定義する. RLの操作的意味論では主にjump文, from文を定義する. 更に, 森山の論文[5]に示されている意味論の一部, RIFTRUE, BLOCK1, BLOCK2を改良して実装した. その意味論を図10に示す.

$$\begin{array}{c}
 \sigma \vdash_{\text{expr}} e_1 \Rightarrow v_1 \quad v_1 \neq 0 \\
 \sigma \vdash_{\text{block}} \mathcal{T}_{\text{SRL}}[b] \Rightarrow \sigma' \\
 \sigma' \vdash_{\text{expr}} e_2 \Rightarrow v_2 \quad v_2 \neq 0 \\
 \hline
 \sigma \vdash_{\text{block}} \text{rif } e_1 \text{ b rfi } e_2 \Rightarrow \sigma' \quad \text{RIFTRUE}
 \end{array}
 \quad
 \begin{array}{c}
 \sigma \vdash_{\text{from}} k \Rightarrow (l', \bar{x}) \\
 \sigma \vdash_{\text{assigns}} al \Rightarrow \sigma \\
 \sigma \vdash_{\text{jump}} j \Rightarrow (l_0, \bar{y}) \\
 \hline
 \sigma \vdash_{\text{block}} (l_0, l : k \text{ al } j, (x, b)) \Rightarrow (\sigma', l', (b, y)) \quad \text{BLOCK2}
 \end{array}$$

$$\begin{array}{c}
 \sigma \vdash_{\text{from}} k \Rightarrow (l_0, x) \\
 \sigma \vdash_{\text{assigns}} al \Rightarrow \sigma' \\
 \sigma' \vdash_{\text{jump}} j \Rightarrow (l', y) \\
 \hline
 \sigma \vdash_{\text{block}} (l_0, l : k \text{ al } j, (x, f)) \Rightarrow (\sigma', l', (f, y)) \quad \text{BLOCK1}
 \end{array}$$

図10 改良したSRL,RLの操作的意味論(拡張部分) ([5]より)

$$\begin{array}{l}
 \sigma \in \text{Store} = \text{Lvalue} \rightarrow \text{Value} \\
 u \in \text{Lvalue} = \text{Var} \cup \{x[v] \mid x \in \text{Var}, v \in \text{Value}\} \\
 v \in \text{Value} = \mathbb{Z}_{32} \cup \text{Svalue} \\
 s \in \text{Svalue} = \{\text{nil}\} \cup \{v :: s \mid v \in \mathbb{Z}_{32}, s \in \text{Svalue}\} \\
 l \in \text{Label}' = \text{Label} \cup \{\text{entry}, \text{exit}\} \\
 x, y \in \text{Direction} = \{\text{forward}, \text{backward}\}
 \end{array}$$

図11 意味論の値 ([1]より)

図10の改良部分について説明する.  $\sigma$  から  $\sigma'$  への変換については, 構文領域  $x$  のプログラム  $b$  の実行によって行われ,  $\sigma \vdash_x b \Rightarrow \sigma'$  と表される. RIFTRUEは, SRL文であり, rif文のtrue分岐で, 真ならばブロックを逆方向実行する. 偽ならば, ([5]より)に示されている式 RIFFALSEにしたがって, ブロックを順方向に実行する.  $\mathcal{T}_{\text{SRL}}[b]$  はSRL言語である  $b$  をインポートすることを表す. BLOCK1,2については, RL文であり, あるブロックから別のブロックへの遷移を表す.  $x, y$  は前方, または後方を示す変数で,  $\bar{x}, \bar{y}$  は  $x, y$  とはそれぞれ逆方向を示す.  $f, b$  はそれぞれ前方 (forward), 後方 (backward) を示す.  $(x, f)$  とは, 方向が  $x$  から  $f$  に変換されることを示す.  $(f, y), (x, b), (b, y)$  についても同様である.

図12は, RIFTRUEを可逆フローチャート図で表したものと, BLOCKのJumpの仕組みを図で表したものである. RIFTRUEについて,  $e_1$  が真の時,  $b$  をインポートする.  $e_1$  が偽の時はインポートせず  $b$  の評価をする. normal jumpについては, 別のラベルへ向かう際に方向転

換をせず, reverse jumpについては, 別のラベルへ向かう際に方向転換を行う.

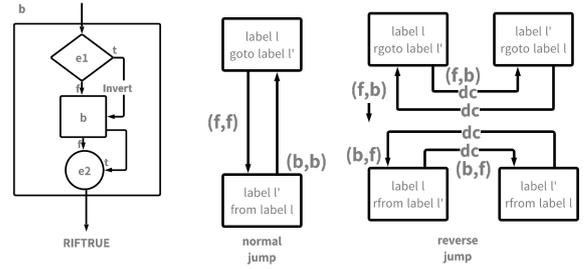


図12 改良したSRL,RLの操作的意味論(拡張部分)

## 4 おわりに

本研究では, SRLからRLへのトランスレータを実装した. さらに両言語のインタープリタを実装し, トランスレータおよびインタープリタの機能拡張を行った. 外延的のみならず内包的にクリーンなトランスレータを実装することができ, それにより1回の走査でSRLプログラムをRLプログラムにトランスレートすることが可能となった. 機能拡張を容易にするために翻訳規則の作成や, インバータを使用して実装などの実装上の工夫を示すこともできた.

## 参考文献

- [1] Yokoyama, T., Axelen, H.B. and Glück, R.: Fundamentals of reversible flowchart languages, *Theoretical Computer Science*, Vol.611, pp.87–115 (2016).
- [2] Axelsen, H.B.: Clean Translation of an Imperative Reversible Programming Language, *Proc. Compiler Construction* (Knoop, J., Ed.), Lecture Notes in Computer Science, Vol.6601, pp.144–163 (2011).
- [3] Landauer, R.: Irreversibility and Heat Generation in the Computing Process, *IBM Journal of Research and Development*, Vol.5, No.3, pp.183–191 (1961).
- [4] Bennett, C.H.: Logical Reversibility of Computation, *IBM Journal of Research and Development*, Vol.17, No.6, pp.525–532 (1973).
- [5] Moriyama, K.: Theoretical properties of reversible flowchart programming languages (2009). Term report.
- [6] Moriyama, K.: An Introduction to Reversible Programming Using Simple Reversible Flowchart Languages, Master's thesis, University of Copenhagen (2009).